

14A, 650V 超结 MOS功率管

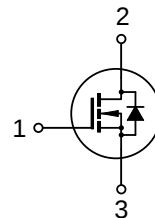
描述

SVSP14N65ADD2 N 沟道增强型高压功率 MOSFET 采用士兰微电子超结 MOS 技术制造，具有很低的传导损耗和开关损耗，使得功率转换器具有高效，高功率密度，提高热行为。

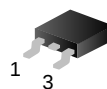
此外，SVSP14N65ADD2 应用广泛。如，适用于硬/软开关拓扑。

特点

- ◆ 14A, 650V, $R_{DS(on)(typ.)}=0.19\Omega@V_{GS}=10V$
- ◆ 创新高压技术
- ◆ 低栅极电荷
- ◆ 较强的雪崩能力
- ◆ 较强的 dv/dt 能力
- ◆ 较高的峰值电流能力
- ◆ 100%雪崩测试
- ◆ 无铅管脚镀层
- ◆ 符合 RoHS 环保标准



1.栅极 2.漏极 3.源极



TO-252-2L

关键特性参数

参数	参数值	单位
$V_{DS@T_J,max}$	700	V
$V_{GS(th)}$	2.5~4.5	V
$R_{DS(on), max.}$	0.24	Ω
$I_{D,pulse}$	56	A
$Q_{g,typ.}$	35	nC

产品规格分类

产品名称	封装形式	打印名称	环保等级	包装方式
SVSP14N65ADD2TR	TO-252-2L	P1465AD2	无卤	编带

极限参数(除非特殊说明, $T_J=25^{\circ}\text{C}$)

参数	符号	测试条件	参数值			单位
			最小值	典型值	最大值	
栅源电压 (静态)	V_{GS}	--	-20	--	20	V
栅源电压 (动态)	V_{GS}	AC($f>1\text{Hz}$)	-30	--	30	V
漏极电流	I_D	$T_C=25^{\circ}\text{C}$	--	--	14	A
		$T_C=100^{\circ}\text{C}$	--	--	8.8	A
漏极脉冲电流 (注 1)	I_{DM}	$T_C=25^{\circ}\text{C}$	--	--	56	A
耗散功率 (注 2)	P_D	$T_C=25^{\circ}\text{C}$	--	--	114	W
单脉冲雪崩能量	E_{AS}	$L=79\text{mH}$, $V_{DD}=100\text{V}$, $R_G=25\Omega$, 开始温度 $T_J=25^{\circ}\text{C}$	--	--	409	mJ
单脉冲雪崩电流	I_{AS}	--	--	--	3.0	A
体二极管	dv/dt	$V_{DS}=0\sim 400\text{V}$, $I_{SD}\leq I_S$, $T_J=25^{\circ}\text{C}$	--	--	15	V/ns
MOS 管 dv/dt 耐用性	dv/dt	$V_{DS}=0\sim 480\text{V}$	--	--	50	V/ns
工作结温范围	T_J	--	-55	--	150	$^{\circ}\text{C}$
贮存温度范围	T_{stg}	--	-55	--	150	$^{\circ}\text{C}$
连续二极管正向电流	I_S	$T_C=25^{\circ}\text{C}$, MOS管中源极、漏极构成的反偏P-N结	--	--	14	A
二极管脉冲电流	$I_{S,pulse}$		--	--	56	A
最大二极管整流速度	di/dt	$V_{DS}=0\sim 400\text{V}$, $I_{SD}\leq I_S$, $T_J=25^{\circ}\text{C}$	--	--	500	A/ μs

热特性

参数	符号	测试条件	参数值			单位
			最小值	典型值	最大值	
芯片对表面热阻, 底部	$R_{\theta JC}$	--	--	--	1.1	$^{\circ}\text{C/W}$
芯片对环境的热阻	$R_{\theta JA}$	--	--	--	62.0	$^{\circ}\text{C/W}$
焊接温度 (SMD)	T_{solder}	回流焊: $10\pm 1\text{sec}$, 3times	--	--	260	$^{\circ}\text{C}$

电气参数(除非特殊说明, $T_J=25^{\circ}\text{C}$)

静态参数

参数	符号	测试条件	参数值			单位
			最小值	典型值	最大值	
漏源击穿电压	BV_{DSS}	$V_{GS}=0V, I_D=250\mu A$	650	--	--	V
漏源漏电流	I_{DSS}	$V_{DS}=650V, V_{GS}=0V, T_J=25^{\circ}\text{C}$	--	--	1.0	μA
		$V_{DS}=650V, V_{GS}=0V, T_J=125^{\circ}\text{C}$	--	1.0	--	
栅源漏电流	I_{GSS}	$V_{GS}=\pm 20V, V_{DS}=0V$	--	--	± 100	nA
栅极开启电压	$V_{GS(th)}$	$V_{GS}=V_{DS}, I_D=250\mu A$	2.5	--	4.5	V
导通电阻	$R_{DS(on)}$	$V_{GS}=10V, I_D=7.0A, T_J=25^{\circ}\text{C}$	--	0.19	0.24	Ω
		$V_{GS}=10V, I_D=7.0A, T_J=150^{\circ}\text{C}$	--	0.44	--	
栅极电阻	R_G	$f=1\text{MHz}$	--	1.2	--	Ω

动态参数

参数	符号	测试条件	参数值			单位
			最小值	典型值	最大值	
输入电容	C_{iss}	$f=1\text{MHz}, V_{GS}=0V, V_{DS}=100V$	--	1191	--	pF
输出电容	C_{oss}		--	56	--	
反向传输电容	C_{rss}		--	2.4	--	
开启延迟时间	$t_{d(on)}$	$V_{DD}=325V, V_{GS}=10V,$ $R_G=24\Omega, I_D=14A$ (注 3, 4)	--	20	--	ns
开启上升时间	t_r		--	42	--	
关断延迟时间	$t_{d(off)}$		--	79	--	
关断下降时间	t_f		--	32	--	
栅极电荷量	Q_g	$V_{DD}=520V, V_{GS}=10V, I_D=14A$ (注 3, 4)	--	35	--	nC
栅极-源极电荷量	Q_{gs}		--	9.3	--	
栅极-漏极电荷量	Q_{gd}		--	17	--	
栅极-平台电压	$V_{plateau}$		--	6.9	--	V

反向二极管特性参数

参数	符号	测试条件	参数值			单位
			最小值	典型值	最大值	
源-漏二极管压降	V_{SD}	$I_S=14A, V_{GS}=0V$	--	--	1.4	V
反向恢复时间	T_{rr}	$I_S=14A, V_{GS}=0V, V_R=50V,$ $di/dt=100A/\mu s$ (注 3)	--	328	--	ns
反向恢复电荷	Q_{rr}		--	4.9	--	μC
反向恢复峰值电流	I_{rrm}		--	28	--	A

注:

1. 脉冲时间 $5\mu s$;
2. 耗散功率值会随着温度变化而变化, 当大于 25°C 时耗散功率值随着温度每上升 1°C 减少: $0.91\text{W}/^{\circ}\text{C}$;
3. 脉冲测试: 脉冲宽度 $\leq 300\mu s$, 占空比 $\leq 2\%$;
4. 基本上不受工作温度的影响。



典型特性曲线

图 1. 输出特性

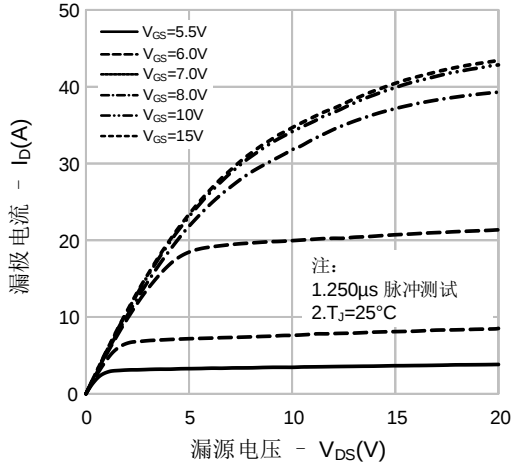


图 2. 输出特性

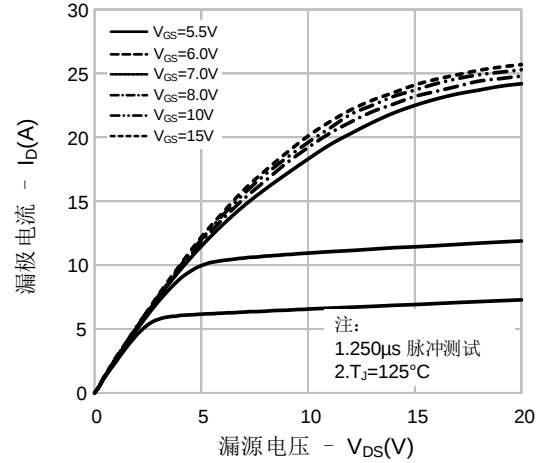


图 3. 传输特性

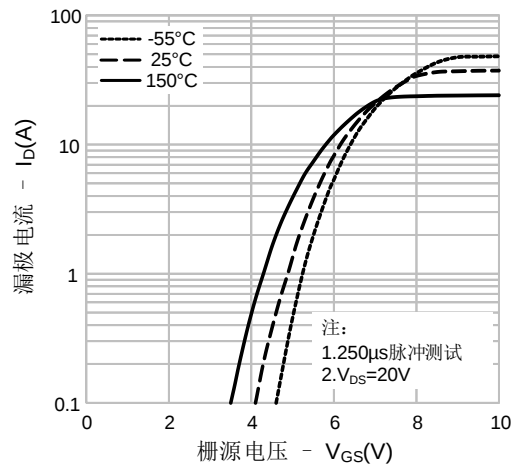


图 4. 导通电阻 vs. 漏极电流

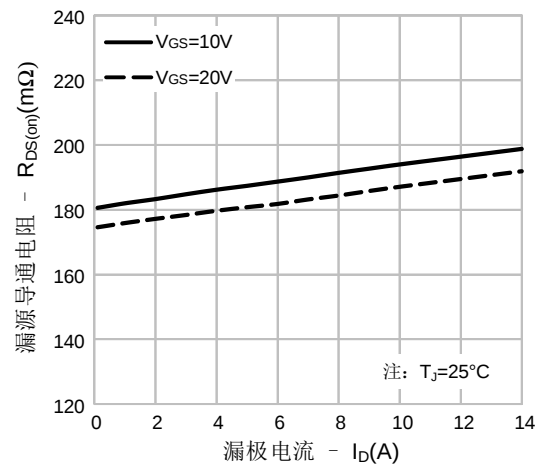


图 5. 导通电阻 vs. 漏极电流

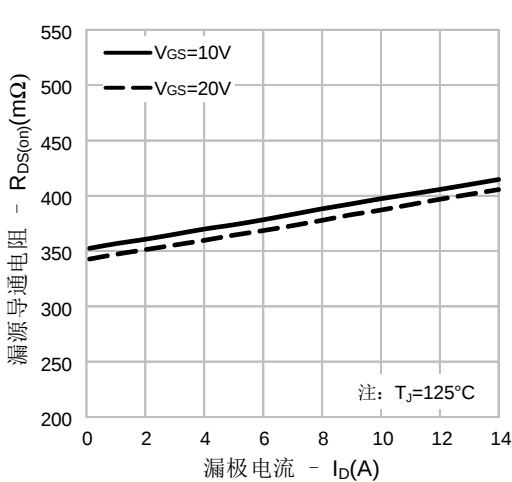
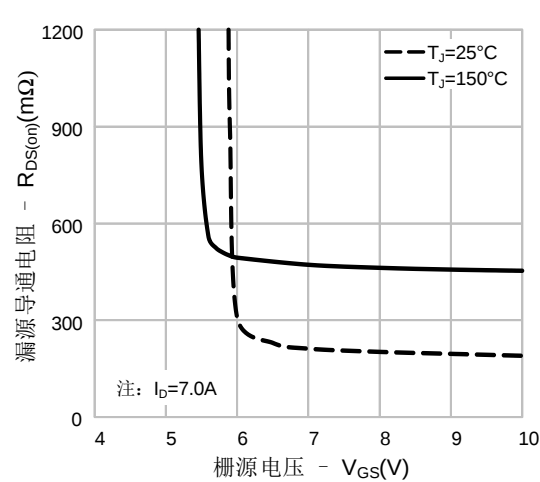


图 6. 导通电阻 vs. 栅源电压





典型特性曲线 (续)

图 7. 开启电压vs.温度特性

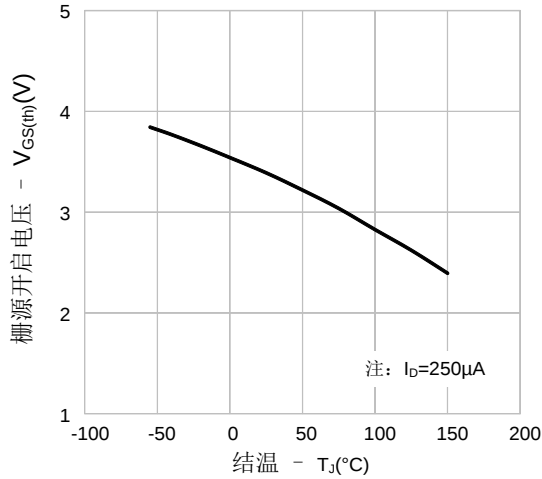


图 8. 体二极管正向压降vs. 源极电流、温度

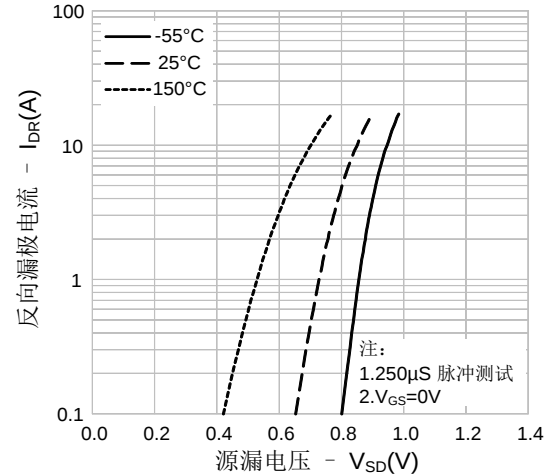


图9. 电容特性

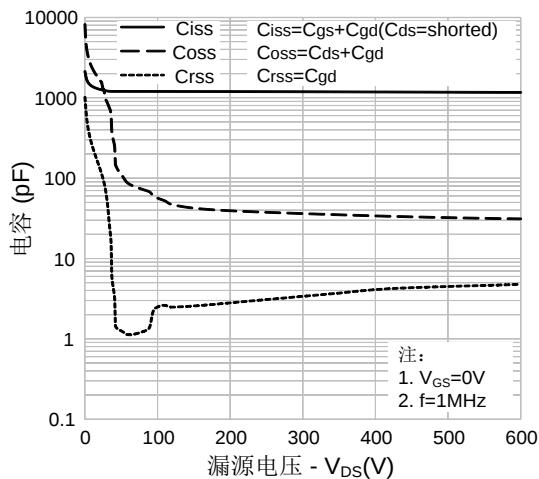


图 10. 电荷量特性

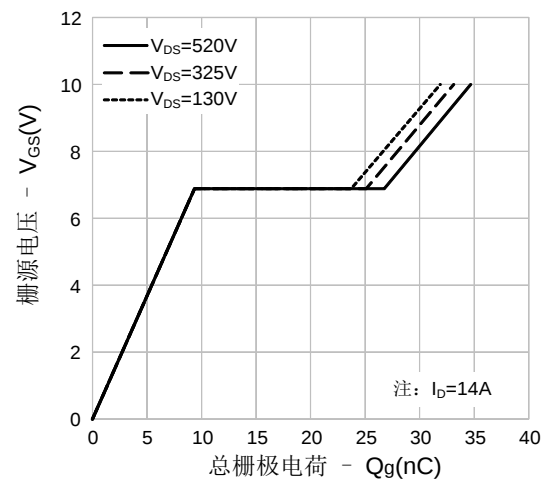


图 11. 击穿电压vs.温度特性

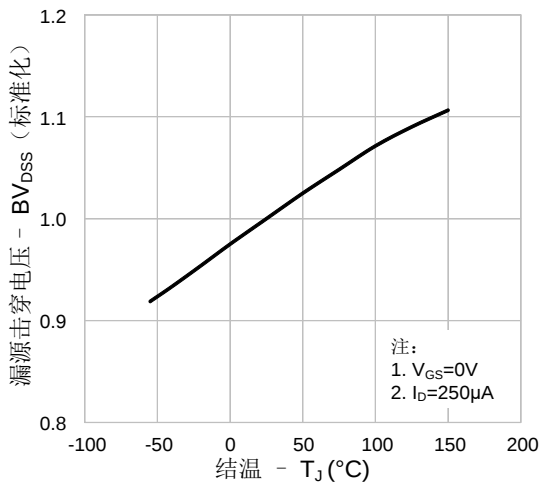
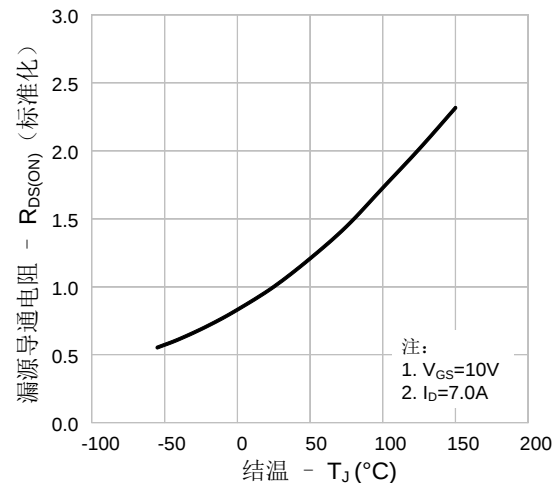


图 12. 导通电阻vs.温度特性





典型特性曲线（续）

图 13. 最大安全工作区域

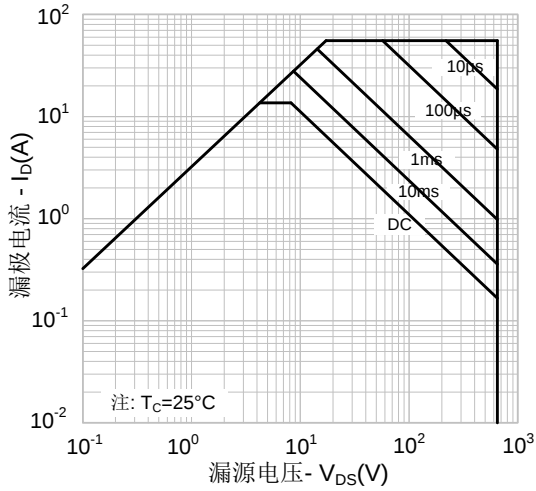


图14. 耗散功率vs.温度

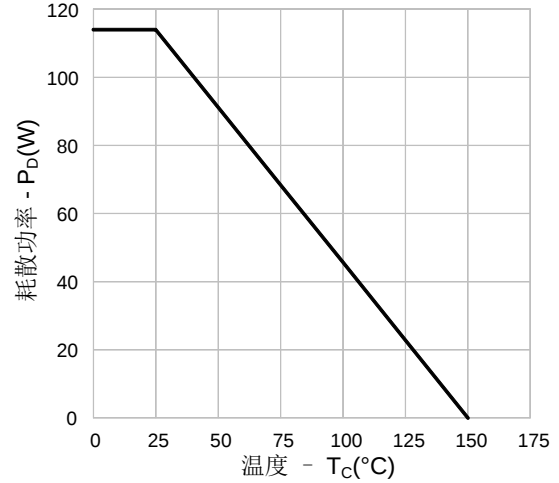


图15.漏极电流 vs. 壳温

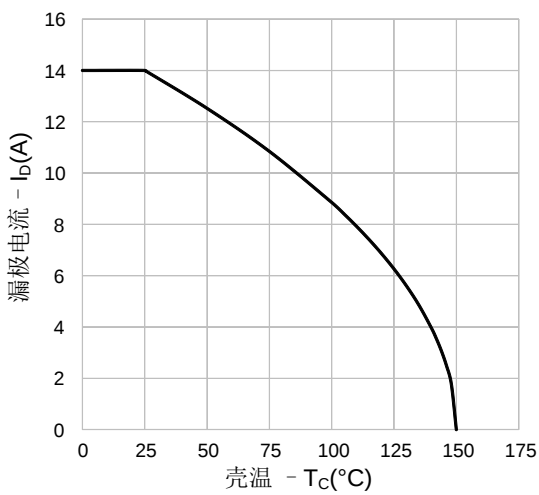
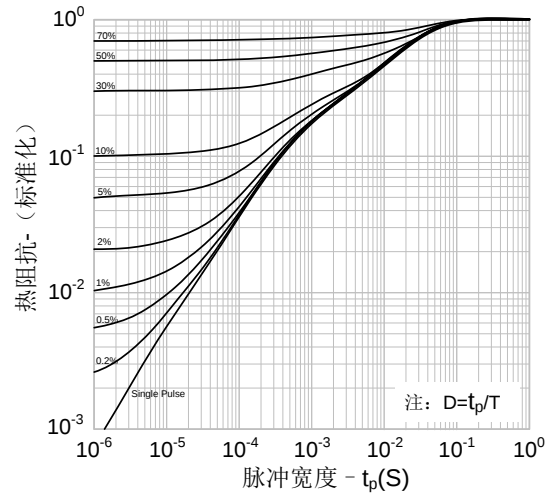
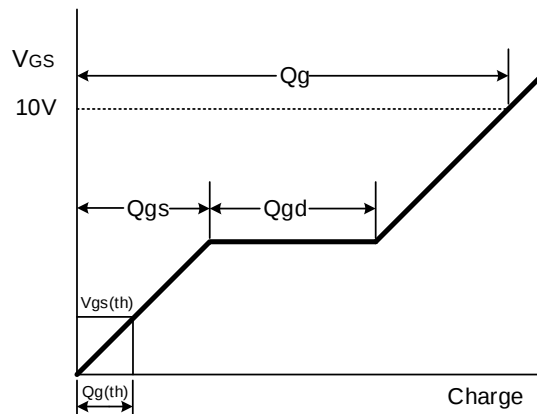
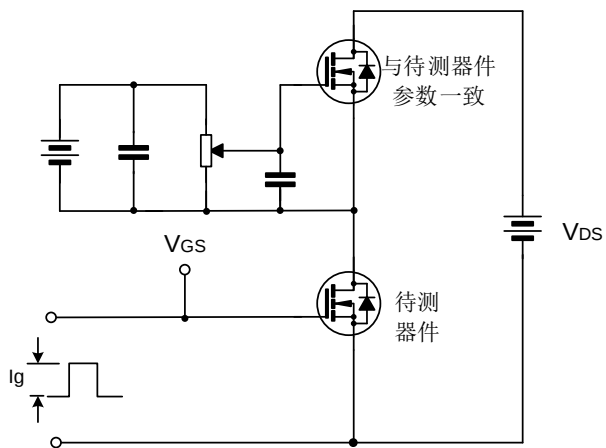


图16.瞬态热阻抗 vs. 脉冲宽度

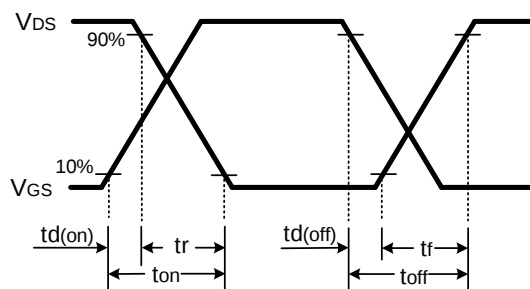
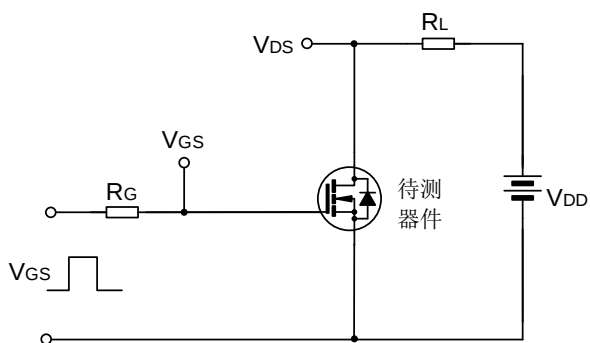


典型测试电路

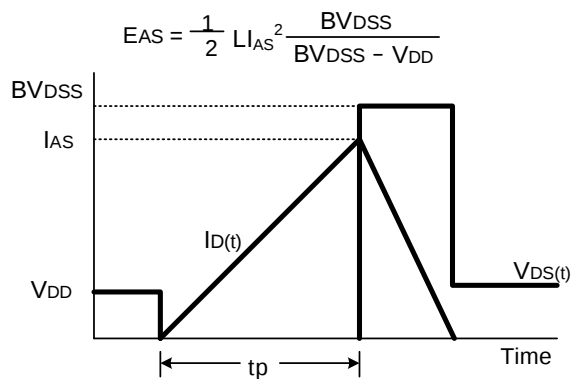
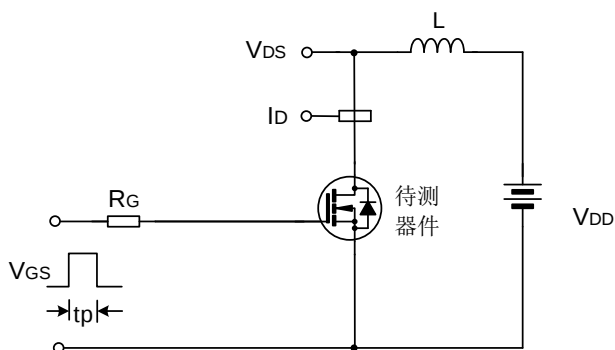
栅极电荷量测试电路及波形图



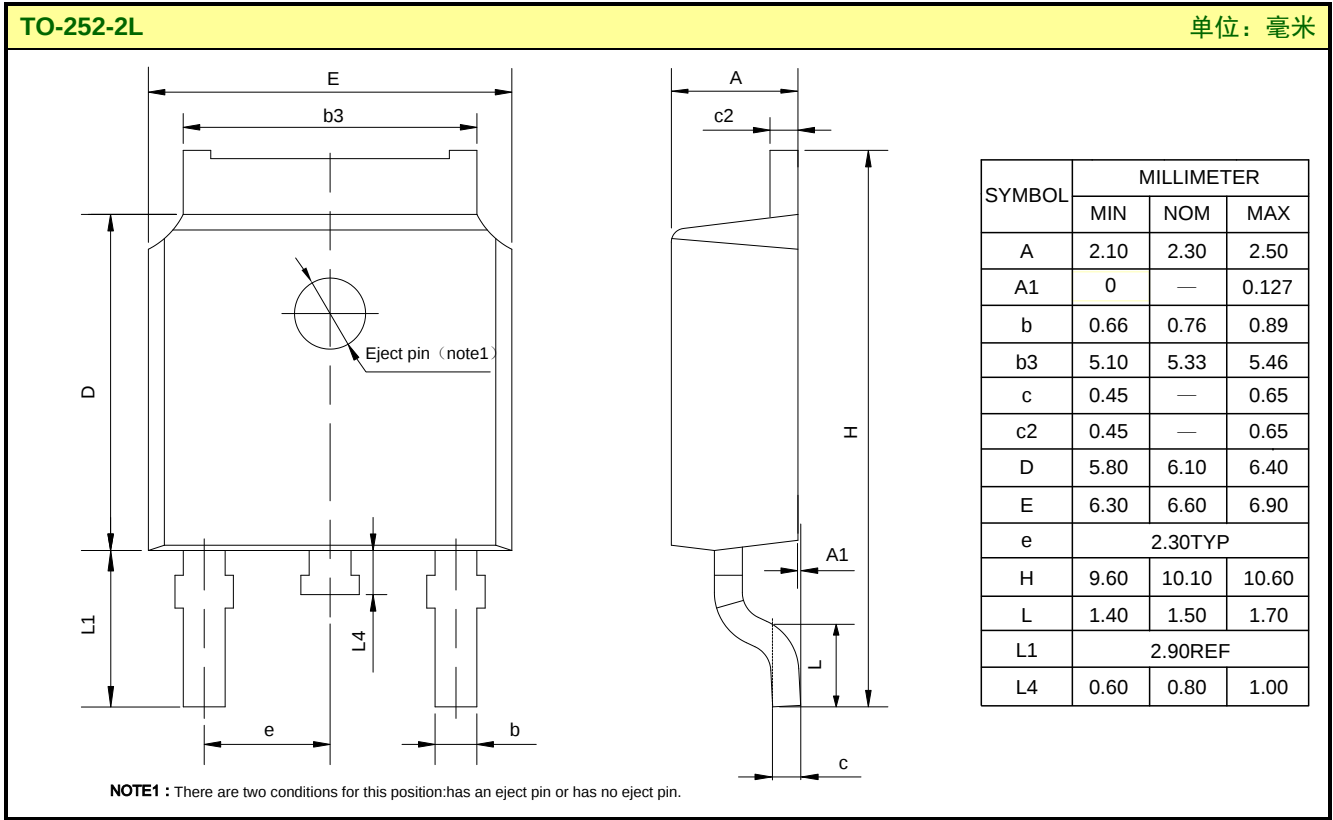
开关时间测试电路及波形图



EAS测试电路及波形图



封装外形图



MOS电路操作注意事项:

静电在很多地方都会产生, 采取下面的预防措施, 可以有效防止 MOS 电路由于受静电放电影响而引起的损坏:

- ◆ 操作人员要通过防静电腕带接地。
- ◆ 设备外壳必须接地。
- ◆ 装配过程中使用的工具必须接地。
- ◆ 必须采用导体包装或抗静电材料包装或运输。

重要注意事项：

1. 士兰保留说明书的更改权，恕不另行通知。
2. 客户在采购时应获取我司最新版本资料，并验证相关信息是否最新和完整。产品使用前请仔细阅读本说明书、应用说明书等相关资料，包括其中的电路操作注意事项等。
3. 本产品未进行是否符合 AEC-Q 系列标准的测试和验证，士兰不保证本产品符合 AEC-Q 系列标准。士兰对士兰产品的任何特定用途的适用性不做任何保证。本产品的设计意图、设计定义、设计无意被应用（本文中的应用包括使用等）于交通运输设备、医疗设备、救生设备、航空航天设备、非民用设备和非民用用途等（本文中的设备包括系统、装置等，均简称设备）。产品也不得应用于被任何适用法律或法规禁止制造、使用或销售的任何设备或系统中（以上称“非预期用途”）。如果产品被用于非预期用途，因此类应用产品的全部风险由客户自行承担，士兰对被应用于非预期用途的产品不承担任何责任。如客户拟将士兰产品应用于合理预期产品故障或其使用后果会导致人身伤害或严重财产或环境损害的，客户须做充分的评估、测试和验证，士兰对该等应用不承担任何责任。
4. 本文件和产品的应用说明书等相关资料所描述的产品的应用仅用于说明目的，士兰不保证此类应用无需进一步测试、验证或修改就可直接使用。士兰对产品应用或客户产品设计等方面的任何协助不承担责任。客户须对士兰产品的应用和使用士兰产品的客户产品（本文中“使用产品”、“应用士兰产品”、“产品应用”与“使用士兰产品的客户产品”均同义）的设计、制造和使用负责。客户有完全的责任采取下列各项措施：1）验证和确定士兰产品是否适合于客户的应用和客户产品；2）应用士兰产品或使用士兰产品来开发设计客户产品时，须遵守客户所在行业的所有适用标准，并进行充分的测试和验证；3）尽管士兰不断致力于提高产品的质量和可靠性，但半导体产品在各种应用环境下都有一定的失效或发生故障的可能，客户应遵守安全标准，并为使用士兰产品的客户产品提供充分的设计和保护，以最大限度地降低风险并避免产品故障或故障可能导致的人身伤害或财产损失；4）在使用产品时请不要超过产品的相关最大额定值，超过一个或多个极限值的应力将对产品 and 设备（客户产品）造成损坏或影响设备的可靠性；5）确保使用士兰产品的客户产品的设计、制造和使用完全符合客户所在行业的所有适用标准、安全标准以及其他要求。本文件提供的参数在不同应用中可能而且确实会有所不同，实际性能可能会随时间而变化。客户须在产品的有效静态存储期内使用完毕，客户如对士兰产品的有效静态存储期有任何疑问的，请即时联系士兰对接销售人员或士兰客户服务支持和销售管理部；对于超过静态存储期使用的，士兰不承担任何责任。
5. 未经士兰事先书面同意，不得对产品进行拆解、反向工程、更改、修改、反编译或复制。
6. 购买产品时请认清士兰商标，如有疑问请与本公司联系。我司产品不通过淘宝等第三方电子商务平台销售。如客户自此类平台采购的，在采购之前务必书面联系我司，以确认产品为士兰原厂正品。
7. 客户在应用和使用产品时请务必遵守相关法规，包括但不限于贸易管制法规等。本产品为民用电子产品，请勿应用于非民用领域。
8. 产品提升永无止境，我公司将竭诚为客户提供更优秀的产品！
9. 我司网站 <http://www.silan.com.cn>

产品名称:	SVSP14N65ADD2	文档类型:	说明书
版 权:	杭州士兰微电子股份有限公司	公司主页:	http://www.silan.com.cn

版 本: 1.0

修改记录:

1. 正式版本发布
